

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Позоян Оксана Гарниковна  
Должность: директор филиала  
Дата подписания: 15.08.2023 10:49:07  
Уникальный программный ключ:  
f420766fb84d98e07cffb62ea5e5a7814d505e65



**БУДЕННОВСКИЙ ФИЛИАЛ КОЛЛЕДЖ  
«СОВРЕМЕННАЯ ШКОЛА БИЗНЕСА»  
ЧАСТНОЕ ПРОФЕССИОНАЛЬНОЕ ОБРАЗОВАТЕЛЬНОЕ  
УЧРЕЖДЕНИЕ**

356800, г. Буденновск, 8 мкр-он, д.17А,  
1 мкр-он д.17  
+7(86559) 2-36-91  
+7(86559) 2-37-96  
[bf.college@mail.ru](mailto:bf.college@mail.ru)/[www.bf.ecmsb.ru](http://www.bf.ecmsb.ru)

**УТВЕРЖДАЮ**  
Директор БФ ЧПОУ Колледж  
«Современная школа бизнеса»  
О.Г. Позоян  
«23» мая 2023 г.

## **РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ**

### **ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

*Профессионального учебного цикла  
программы подготовки специалистов среднего звена  
по специальности 09.02.07 Информационные системы и программирование*

Год набора 2022

Буденновск, 2023

Рабочая программа составлена с учетом федерального государственного образовательного стандарта среднего профессионального образования по специальности 09.02.07 Информационные системы и программирование, утвержденного приказом Министерства образования и науки Российской Федерации от 9 декабря 2016 г. № 1547.

**Организация-разработчик:** Буденновский филиал частного профессионального образовательного учреждения Колледж «Современная школа бизнеса».

Рабочая программа учебной дисциплины ОП.02 Архитектура аппаратных средств рассмотрена на заседании цикловой методической комиссии информационных и специальных дисциплин.

Протокол № 10 от 22 мая 2023 года

## **СОДЕРЖАНИЕ**

<b>1. ПАСПОРТ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>4</b>
<b>2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>7</b>
<b>3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>16</b>
<b>4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>18</b>

# **1. ПАСПОРТ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

## **ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

### **1.1. Область применения программы**

Рабочая программа учебной дисциплины ОП.02 «Архитектура аппаратных средств» является частью программы подготовки специалистов среднего звена в соответствии с ФГОС по СПО 09.02.07 «Информационные системы и программирование» базовый уровень.

Рабочая программа учебной дисциплины может быть использована в дополнительном профессиональном образовании в рамках реализации программ переподготовки кадров в учреждениях СПО.

### **1.2. Место дисциплины в структуре основной профессиональной образовательной программы:**

Учебная дисциплина ОП.02 «Архитектура аппаратных средств» входит в профессиональный учебный цикл.

### **1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины:**

#### **Цель дисциплины:**

- изучение современных архитектур информационных систем, моделей их функционирования и особенностей реализации информационных систем в различных предметных областях.

#### **Задачи освоения дисциплины:**

- освоение знаний и представлений, необходимых для работы в профессиональной деятельности;
- обеспечение получения знаний об устройстве компьютера и периферийных устройств;
- приобретение знаний, опыта в области вычислительной техники.

В результате освоения учебной дисциплины обучающийся должен **уметь**:

- получать информацию о параметрах компьютерной системы;
- подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;
- производить инсталляцию и настройку программного обеспечения компьютерных систем.

В результате освоения учебной дисциплины обучающийся должен **знать**:

- базовые понятия и основные принципы построения архитектур вычислительных систем;
- типы вычислительных систем и их архитектурные особенности;
- организацию и принцип работы основных логических блоков компьютерных систем;

- процессы обработки информации на всех уровнях компьютерных архитектур;
- основные компоненты программного обеспечения компьютерных систем;
- основные принципы управления ресурсами и организации доступа к этим ресурсам.

**Содержание учебной дисциплины ориентировано на подготовку обучающихся к освоению и овладению следующих компетенций:**

ОК 1. Выбирать способы решения задач профессиональной деятельности, применительно к различным контекстам

ОК 2. Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности

ОК 4. Работать в коллективе и команде, эффективно взаимодействовать с коллегами, руководством, клиентами

ОК 5. Осуществлять устную и письменную коммуникацию на государственном языке с учетом особенностей социального и культурного контекста

ОК 9. Использовать информационные технологии в профессиональной деятельности

ОК 10. Пользоваться профессиональной документацией на государственном и иностранном языке

ПК 4.1. Осуществлять инсталляцию, настройку и обслуживание программного обеспечения компьютерных систем

ПК 4.4. Обеспечивать защиту программного обеспечения компьютерных систем программными средствами

**1.4. Рекомендуемое количество часов на освоение программы дисциплины:**

Максимальная учебная нагрузка обучающегося 106 часов, в том числе:

- обязательная аудиторная учебная нагрузка обучающегося 92 часа;
- самостоятельная работа обучающегося 4 часа;
- консультации 10 часов.

**Планируемые личностные результаты в ходе реализации образовательной программы**

<p>Проявляющий и демонстрирующий уважение к людям труда, осознающий ценность собственного труда. Стремящийся к формированию в сетевой среде личностно и профессионального конструктивного «цифрового следа».</p>	<p><b>ЛР 4</b></p>
--	--------------------

Демонстрирующий умение эффективно взаимодействовать в команде, вести диалог, в том числе с использованием средств коммуникации	<b>ЛР 13</b>
Демонстрирующий навыки анализа и интерпретации информации из различных источников с учетом нормативно-правовых норм	<b>ЛР 14</b>
Демонстрирующий готовность и способность к образованию, в том числе самообразованию, на протяжении всей жизни; сознательное отношение к непрерывному образованию как условию успешной профессиональной и общественной деятельности.	<b>ЛР 15</b>
Ориентированный на работу в команде	<b>ЛР 19</b>
Умеющий работать с большим объемом информации, для эффективного выполнения профессиональных задач	<b>ЛР 20</b>
Ориентирующийся в условиях частой смены технологий в профессиональной деятельности	<b>ЛР 21</b>
Открытый к текущим и перспективным изменениям в мире труда, готовый к освоению новых компетенций и к изменению условий труда, демонстрирующий навыки самообразования и саморазвития	<b>ЛР 23</b>
Стрессоустойчивый, коммуникабельный, инновационно мыслящий	<b>ЛР 24</b>
Использующий информационно – коммуникационные технологии в профессиональной деятельности	<b>ЛР 25</b>
Выполняющий отладку, тестирование и оптимизацию программных модулей	<b>ЛР 26</b>
Разрабатывающий техническую документацию на программное обеспечение	<b>ЛР 27</b>
Создающий и обрабатывающий цифровые изображения и объекты мультимедиа	<b>ЛР 30</b>

## **2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

### **2.1. Объем учебной дисциплины и виды учебной работы**

<b>Вид учебной работы</b>	<b>Количество часов</b>
<b>Максимальная учебная нагрузка (всего)</b>	<b>106</b>
<b>Обязательная аудиторная учебная нагрузка (всего)</b>	<b>92</b>
в том числе:	
лекционные занятия	44
практические занятия	48
курсовая работа (проект)	не предусмотрено
<b>Самостоятельная работа обучающегося (всего)</b>	<b>4</b>
<b>Консультации</b>	<b>10</b>
<b>Форма итоговой аттестации – экзамен</b>	

## 2.2. Примерный тематический план и содержание учебной дисциплины ОП.02 Архитектура аппаратных средств

Наименование разделов и тем	Содержание учебного материала, лабораторные работы и практические занятия, самостоятельная работа обучающихся, курсовая работа (проект)	Объем часов	Уровень освоения
1	2	3	4
<b>Раздел 1. Представление информации в вычислительных системах</b>			
<b>Тема 1.1 Арифметические основы вычислительных систем</b>	<p><b>Содержание учебного материала</b></p> <p>Системы счисления. Непозиционные и позиционные системы счисления. Системы счисления, используемые в электронно-вычислительных машинах. Свойства позиционных систем счисления. Перевод чисел из одной системы счисления в другую.</p> <p>Представление чисел в компьютере: естественная и нормальная формы. Форматы хранения чисел. Алгебраическое представление двоичных чисел: прямой, обратный и дополнительный коды.</p> <p>Операции с числами в прямом двоичном, восьмеричном и шестнадцатеричном кодах. Использование обратного и дополнительного двоичных кодов для реализации арифметических операций.</p>	4	2
	<p><b>Практические занятия</b></p> <ol style="list-style-type: none"> <li>Перевод чисел из одной системы счисления в другую.</li> <li>Выполнение арифметических операций над двоичными числами.</li> </ol>	6	
<b>Тема 1.2 Представление информации в вычислительных системах</b>	<p><b>Содержание учебного материала</b></p> <p>Виды информации и способы ее представления в вычислительных системах. Кодирование символьной информации. Кодирование графической информации. Кодирование звуковой информации. Кодирование видеоинформации.</p>	6	2
	<p><b>Практические занятия</b></p> <p>Работа и особенности логических элементов ЭВМ.</p>	6	
<b>Раздел 2. Архитектура и принципы работы основных логических блоков вычислительных систем</b>			
<b>Тема 2.1 Логические основы вычислительных систем</b>	<p><b>Содержание учебного материала</b></p> <p>Базовые логические операции, их схемы и таблицы истинности. Логические функции.</p> <p>Совершенная дизъюнктивная нормальная форма (СДНФ) и совершенная конъюнктивная нормальная форма (СКНФ). Минимальная дизъюнктивная нормальная форма (МДНФ) и минимальная конъюнктивная нормальная форма (МКНФ). Карты Вейча.</p>	6	2
	<p><b>Практические занятия</b></p> <ol style="list-style-type: none"> <li>Работа и особенности логических элементов ЭВМ.</li> </ol>	6	
<b>Тема 2.2 Логические</b>	<p><b>Содержание учебного материала</b></p> <p>Классификация элементов и устройств компьютера.</p>		2



элементы, узлы, блоки и устройства компьютера	<p>Последовательностные логические устройства (цифровые автоматы): триггеры, регистры, счетчики.</p> <p>Комбинационные логические устройства: дешифраторы, шифраторы, мультиплексоры, демультиплексоры.</p> <p>Сумматоры.</p> <p>Арифметико-логические устройства (АЛУ): применение, обобщенная структурная схема.</p>	6	
	<p><b>Практические занятия</b></p> <p>Изучение команд пересылки данных</p> <p>Изучение арифметических команд</p>	8	
Тема 2.3 Организация шин	<p><b>Содержание учебного материала</b></p> <p>Понятие шины. Классификация шин компьютера. Организация взаимодействия компьютера с периферийными устройствами. Чипсет: назначение и схема функционирования.</p> <p>Системная шина и ее параметры.</p> <p>Синхронные и асинхронные системные шины: особенности и схемы функционирования.</p> <p>Арбитраж шин. Алгоритмы арбитража. Схемы арбитража.</p> <p>Стандартизация шин.</p> <p>Шины «большого» интерфейса: параллельные шины VME, Multibus II, ISA, EISA; последовательные шины PCI Express, HyperTransport, QPI.</p> <p>Шины «малого» интерфейса: USB, FireWire, Bluetooth, IrDA.</p> <p>Общая структура компьютера с подсоединенными периферийными устройствами. Подключение дополнительного оборудования и настройка связи между элементами компьютерной системы. Установка и настройка программного обеспечения компьютерных систем.</p> <p>Режимы ввода-вывода информации.</p>	4	2
	<p><b>Практические занятия</b></p> <p>Динамическая память, принцип работы.</p> <p>Принцип работы кэш-памяти.</p>	4	
Тема 2.4 Организация работы памяти компьютера	<p><b>Содержание учебного материала</b></p> <p>Классификация и характеристики запоминающих устройств. Иерархическая структура запоминающих устройств.</p> <p>Основная память компьютера. Оперативное (ОЗУ) и постоянное (ПЗУ) запоминающие устройства: назначение и основные характеристики.</p> <p>Стековая память.</p> <p>Ассоциативная память.</p> <p>Кэш-память: назначение, структура, основные характеристики.</p> <p>Понятие виртуальной памяти.</p>	4	2

	<p>Внешняя память. Структура больших интегральных схем памяти. Виды больших интегральных схем ОЗУ. Виды больших интегральных схем ПЗУ. Расслоение памяти. Принципы построения памяти заданной емкости на основе больших интегральных схем.</p>		
	<p><b>Практические занятия</b> Настройка Bios. Архитектура системной платы. Внутренние интерфейсы системной платы</p>	4	
<p><b>Тема 2.5</b> <b>Внутренняя</b> <b>организация</b> <b>процессора</b></p>	<p><b>Содержание учебного материала</b> Структура процессора. Устройство управления. Классификация процессоров по принципу организации устройства управления: процессоры со схемным управлением, процессоры с микропрограммным управлением. Схема реализации микропрограммного принципа управления процессором. RISC-, CISC-, MISC-архитектуры процессоров. Процессоры с архитектурой VLIW. Процессоры с архитектурой EPIC. Архитектура многоядерных процессоров. Упрощенная внутренняя архитектура процессора семейства Intel. Сигналы и временная диаграмма работы процессора семейства Intel. Режимы работы процессора. Характеристика реального режима работы процессора семейства Intel. Адресация памяти в реальном режиме. Характеристика защищенного режима работы процессора Intel. Адресация памяти в защищенном режиме. Дескрипторы и таблицы. Системы привилегий. Защита памяти.</p>	4	1
	<p><b>Практические занятия</b> 1. Внутренние интерфейсы системной платы. 2. Интерфейсы периферийных устройств IDE и SCSI.</p>	4	
	<p><b>Самостоятельная работа обучающихся</b> Проработка конспекта лекций. Ответы на контрольные вопросы. Подготовка к выполнению лабораторных работ.</p>	2	
<p><b>Раздел 3. Вычислительные системы</b></p>			
<p><b>Тема 3.1</b> <b>Организация</b> <b>вычислений в</b> <b>вычислительных</b></p>	<p><b>Содержание учебного материала</b> Назначение и характеристики вычислительных систем. Организация вычислений в вычислительных системах. Вычислительные машины параллельного действия. Понятие потока команд и потока данных.</p>	4	1

<b>системах</b>	Конвейеризация вычислений. Конвейер команд, конвейер данных. Суперскаляризация. Современные технологии для увеличения производительности работы вычислительных систем.		
	<b>Практические занятия</b> 1. Параллельные и последовательные порты и их особенности работы.	4	
<b>Тема 3.2</b> <b>Классификация вычислительных систем</b>	<b>Содержание учебного материала</b> Классификация вычислительных систем в зависимости от числа потоков команд и потоков данных: ОКОД (SISD), ОКМД (SIMD), МКОД (MISD), МКМД (MIMD). Классификация многопроцессорных вычислительных систем с разными способами реализации памяти совместного использования. Сравнительные характеристики, аппаратные и программные особенности. Классификация многомашинных вычислительных систем. Назначения, характеристики, особенности. Перспективы развития вычислительных систем.	6	1
	<b>Практические занятия</b> 1. Идентификация и установка процессора. 2. Изучение логических команд и команд сдвигов. 3. Изучение команд условного перехода.	3	
	<b>Самостоятельная работа обучающихся</b> Проработка конспекта лекций. Ответы на контрольные вопросы. Подготовка докладов/эссе.	2	
<b>Консультации</b>		<b>10</b>	
<b>Экзамен</b>			
<b>Всего:</b>		<b>106</b>	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. – ознакомительный (узнавание ранее изученных объектов, свойств);
2. – репродуктивный (выполнение деятельности по образцу, инструкции или под руководством)
3. – продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач)

### **2.3 Примерная тематика курсовых работ – не предусмотрены.**

### **2.4 Примерная тематика рефератов, докладов**

1. Машина БЭСМ-6.
2. Машина Тьюринга.
3. Открытая архитектура ЭВМ
4. Основные различия операционных систем.
5. Назначение, классификация и эволюция операционных систем
6. Экономические и юридические стороны INTERNET
7. Микропроцессор: назначение, состав, основные характеристики
8. Подготовка текстового документа в соответствии с СТП 01-01
9. Кэш-память: виды, принцип работы.
10. История развития мониторов, их виды, параметры безопасности
11. Обзор современных поисковых систем в интернет.
12. Разработка оптимальной компьютерной системы для дизайн-студии.
13. Операционная система Linux.
14. Операционная система UNIX.
15. Аппаратная платформа Макинтош.
16. Видеоадаптер EGA, VGA, SVGA.
17. Виды твердотельных накопителей.
18. Сравнительная характеристика серверов.
19. Сервера фирмы Apple.
20. Сервера фирмы HP.

### **2.5. Примерный перечень вопросов к экзамену**

1. Информация и компьютер (основные сведения).
2. ЭВМ. Определение, назначение, классификация.
3. Понятие архитектуры ЭВМ. Структурная схема ЭВМ.
4. Организация системных шин в ЭВМ и обобщенный алгоритм функционирования ЭВМ.
5. Основные этапы развития вычислительной техники и поколения ЭВМ.
6. Команда. Определение, классификация, состав команд.
7. Однокристалльные МП (понятие, основные характеристики, определяющие различия в организации процессоров).
8. Архитектура простой микро-ЭВМ.
9. Структура элементарного МП.
10. Типовой микропроцессор. Основные функции ЦП.

11. Микропроцессор. Понятие, схема выводов, назначение каждого из выводов.
12. Микропроцессор К580. Общие сведения.
13. Акк и ТЕМ. Назначение Акк и ТЕМ в микропроцессоре К580
14. АЛУ. АЛУ в микропроцессоре К580
15. РОН. Особенности и назначение РОН в микропроцессоре К580
16. SP. SP в микропроцессоре К580.
17. Счетчик команд. Счетчик команд в микропроцессоре К580.
18. Назначение входных и выходных сигналов устройства управления в микропроцессоре К580.
19. Микропроцессорная система. Структурная схема микропроцессорной системы.
20. Архитектура микропроцессорной системы. Интерфейсные схемы.
21. Адаптер параллельного интерфейса (порт ввода/вывода параллельной информации). Структурная схема.
22. Режимы работы порта ввода/вывода параллельной информации.
23. Управляющее слово для программирования порта ввода/вывода
24. Адаптер последовательного интерфейса. Общие сведения (структурная схема и программная модель адаптера, его основные компоненты).
25. Адаптер последовательного интерфейса с асинхронным режимом передачи.
26. Адаптер последовательного интерфейса с синхронным режимом передачи.
27. Входные сигналы адаптера. Функции, соответствующие комбинациям управляющих сигналов адаптера последовательного интерфейса.
28. Организация прерываний.
29. Способы обслуживания прерываний.
30. Назначение, структурная схема ПКП

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

#### **3.1. Требования к минимальному материально-техническому обеспечению**

Лаборатория вычислительной техники, архитектуры персонального компьютера и периферийных устройств.

##### **Комплект учебной мебели:**

- ученические столы – 12 шт.,
- стулья – 30 шт.,
- доска учебная – 1 шт.,
- преподавательский стол – 1 шт.,
- овальный стол – 1 шт.,
- шкаф для учебной литературы,
- кафедра для чтения лекций – 1 шт.,
- маркерная доска – 1 шт.

##### **Технические средства обучения:**

- Автоматизированное рабочее место преподавателя, персональный компьютер (ноутбук) с выходом в интернет,
- Автоматизированные рабочие места на 12 обучающихся (ноутбуки ASUS);

##### **Прочее оборудование:**

- проектор – 1 шт.,
- проекционный экран – 1 шт.
- аудиоколонки – 2 шт.
- мышь компьютерная – 12 шт.

##### **Программное обеспечение общего и профессионального назначения:**

Office Home and Student 2019 All Lng PKL Onln CEE Only DwLo C2R NR,  
Доступ к Cisco NetAcad, доступ к ORACLE Academy, Adobe® Flash® Player,  
Adobe Acrobat Reader DC, Яндекс Браузер, NetBeans, WinRAR, K-Lite Codec Pack, Pascal ABC, Python, 7-Zip K-Lite Codec Pack, FastStone Image Viewer

##### **Наглядные средства обучения:**

- комплект учебно-наглядных пособий (плакаты, информационные стенды) – 4 шт: архитектура ПК (2 шт.), стенд
- серверного персонального компьютера с двумя щелевыми компрессорами, архитектура ноутбука.

### **3.2. Информационное обеспечение обучения**

Перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы:

#### **Основная литература:**

1. Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 1 : учебное пособие для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2021. — 276 с. — (Профессиональное образование). — ISBN 978-5-534-10299-4. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/475573> (дата обращения: 29.04.2021).

2. Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 2 : учебное пособие для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2021. — 246 с. — (Профессиональное образование). — ISBN 978-5-534-10301-4. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/475574> (дата обращения: 29.04.2021).

#### **Дополнительная литература (в том числе периодические издания):**

1. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для среднего профессионального образования / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2021. — 154 с. — (Профессиональное образование). — ISBN 978-5-534-13398-1. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/476555> (дата обращения: 29.04.2021).

#### **Информационные справочно-правовые системы:**

1. КонсультантПлюс — <http://www.consultant.ru/>

#### **Интернет-ресурсы:**

1. <http://www.book.ru>
2. <http://www.znaniyum.com>

#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

**Контроль и оценка** результатов освоения учебной дисциплины осуществляется преподавателем в процессе опроса, проведения практических занятий, тестирования, а также выполнения обучающимися индивидуальных заданий, проектов, исследований.

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
<b>В результате освоения дисциплины обучающийся должен уметь:</b>	
Получать информацию о параметрах компьютерной системы;	Результаты выполнения разработки схем (таблиц)
Подключать дополнительное оборудование и настраивать связь между элементами	Результаты выполнения практических занятий
Производить инсталляцию и настройку программного обеспечения компьютерных систем.	Результаты выполнения практических занятий
<b>В результате освоения дисциплины обучающийся должен знать:</b>	
Базовые понятия и основные принципы построения архитектур вычислительных	Результаты выполнения тестирования
Типы вычислительных систем и их архитектурные особенности;	Результаты выполнения практических занятий
Организацию и принцип работы основных логических блоков компьютерных систем;	Результаты выполнения практических занятий
Процессы обработки информации на всех уровнях компьютерных архитектур;	Результаты выполнения практических занятий
Основные компоненты программного обеспечения компьютерных систем;	Результаты выполнения практических занятий
Основные принципы управления ресурсами и организации доступа к этим ресурсам.	Результаты выполнения практических занятий